

FPGAグループ

ホームページは
こちらから



指導教員：吉永, 吉見 研究生：オゲ, 大木, 佐藤

研究目的

FPGAを用いて特定の処理に適したハードウェアを設計/高速化を目指す！

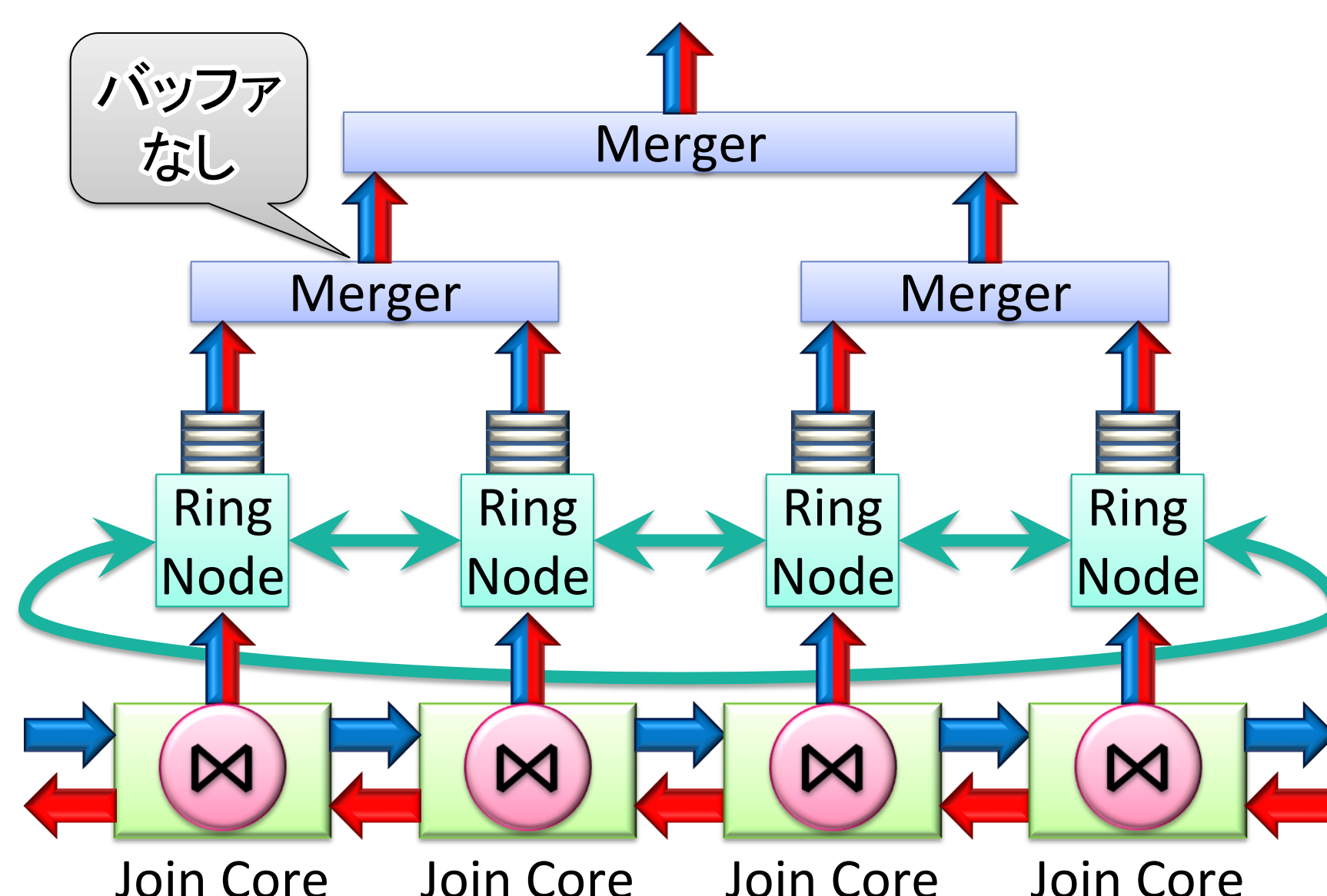
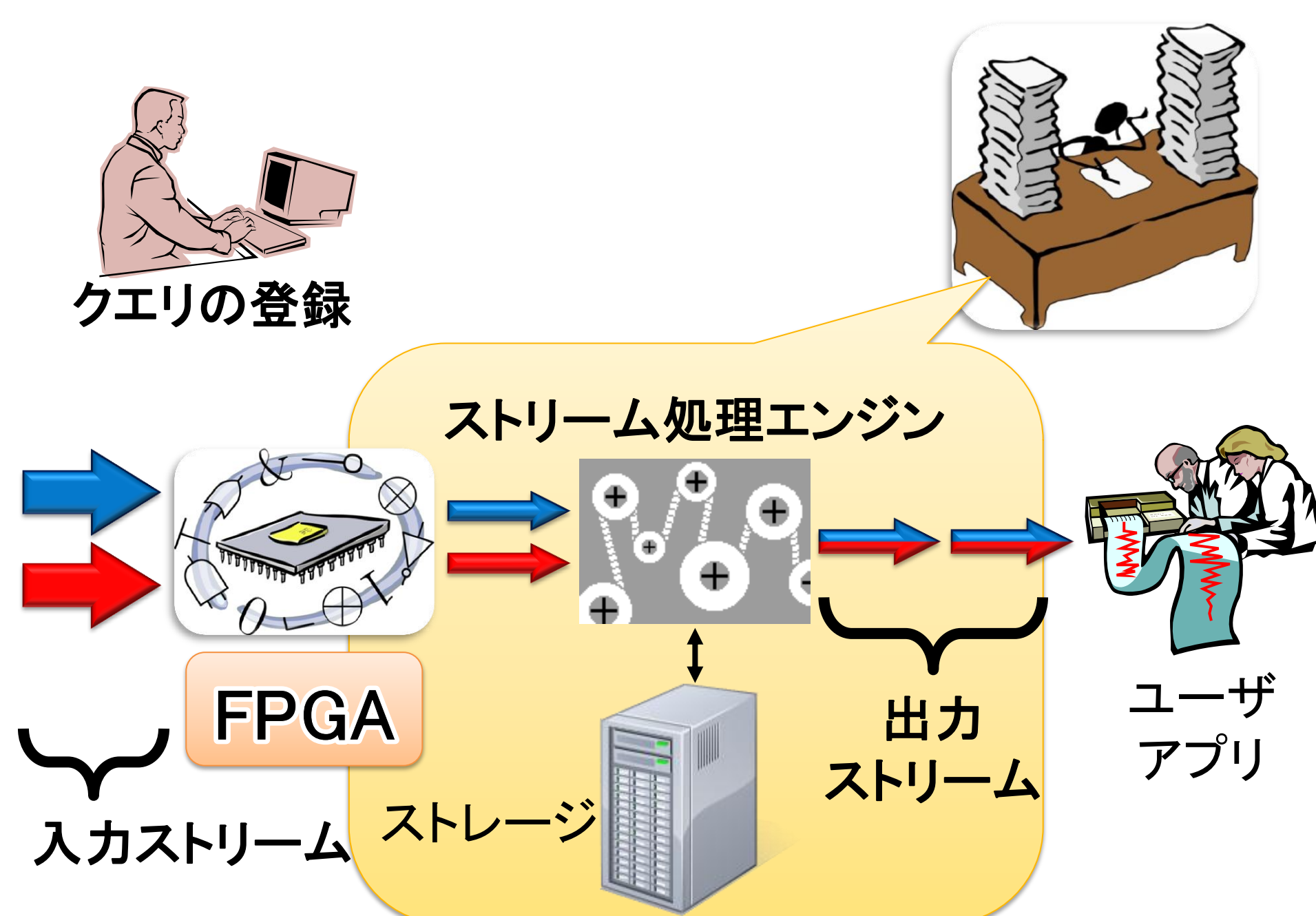
FPGA (Field Programmable Gate Array) って？

➤ 演算器や回路構成を自由に作成することが出来るデバイス

研究：ストリームデータ処理, プロセッサの設計, JavaRock

研究紹介

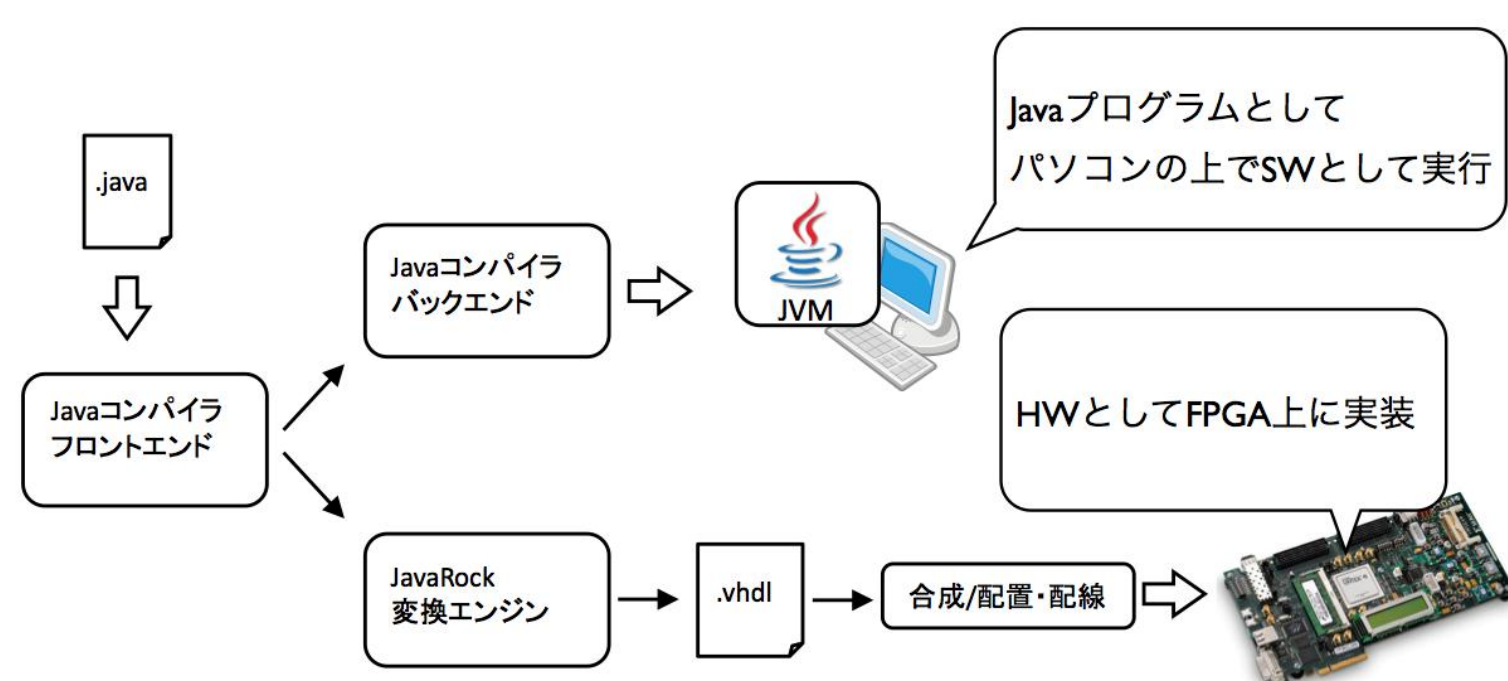
①ジョイン専用アクセラレータ



ストリームデータ処理の並列化による高速化

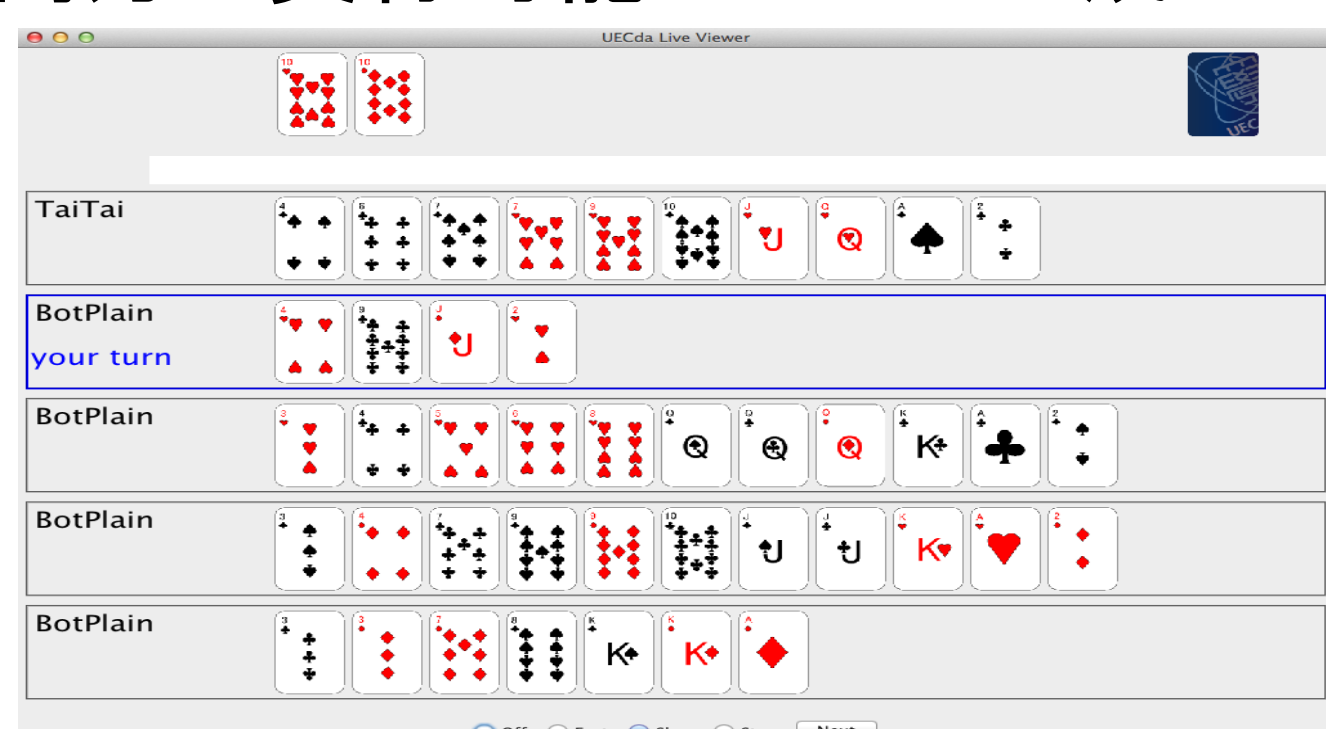


②JavaRock



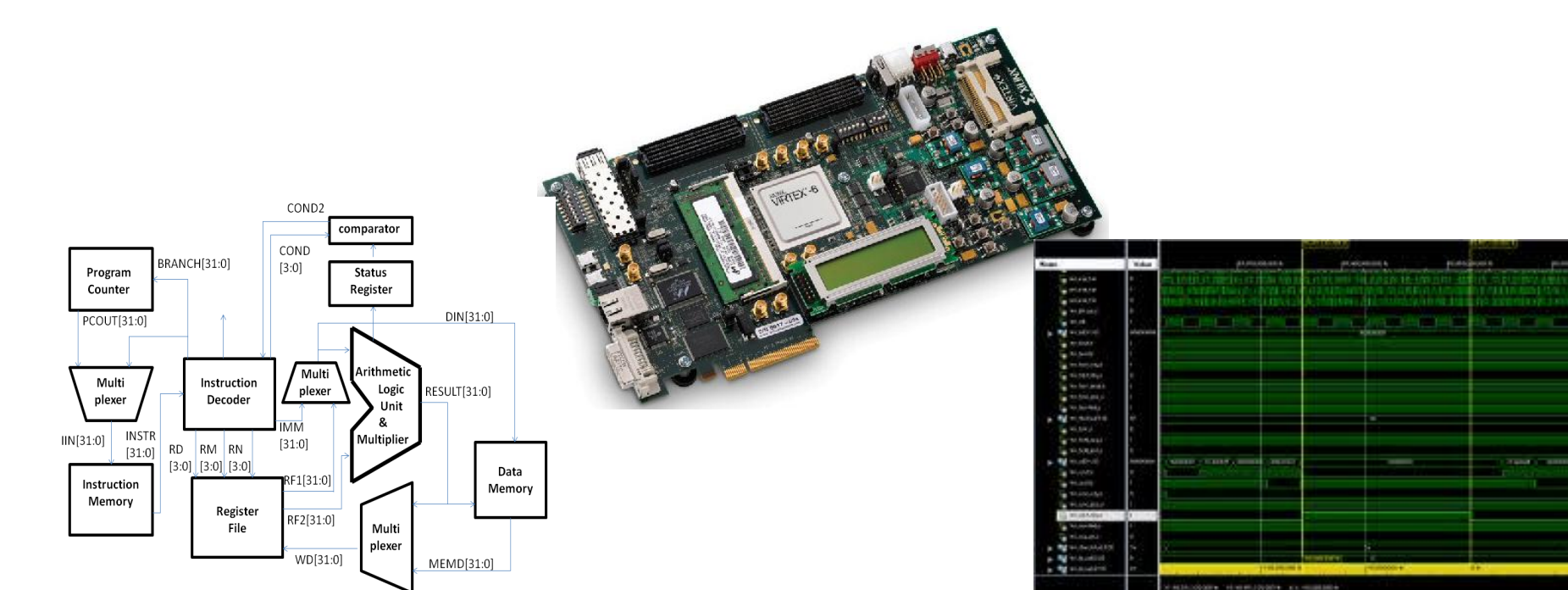
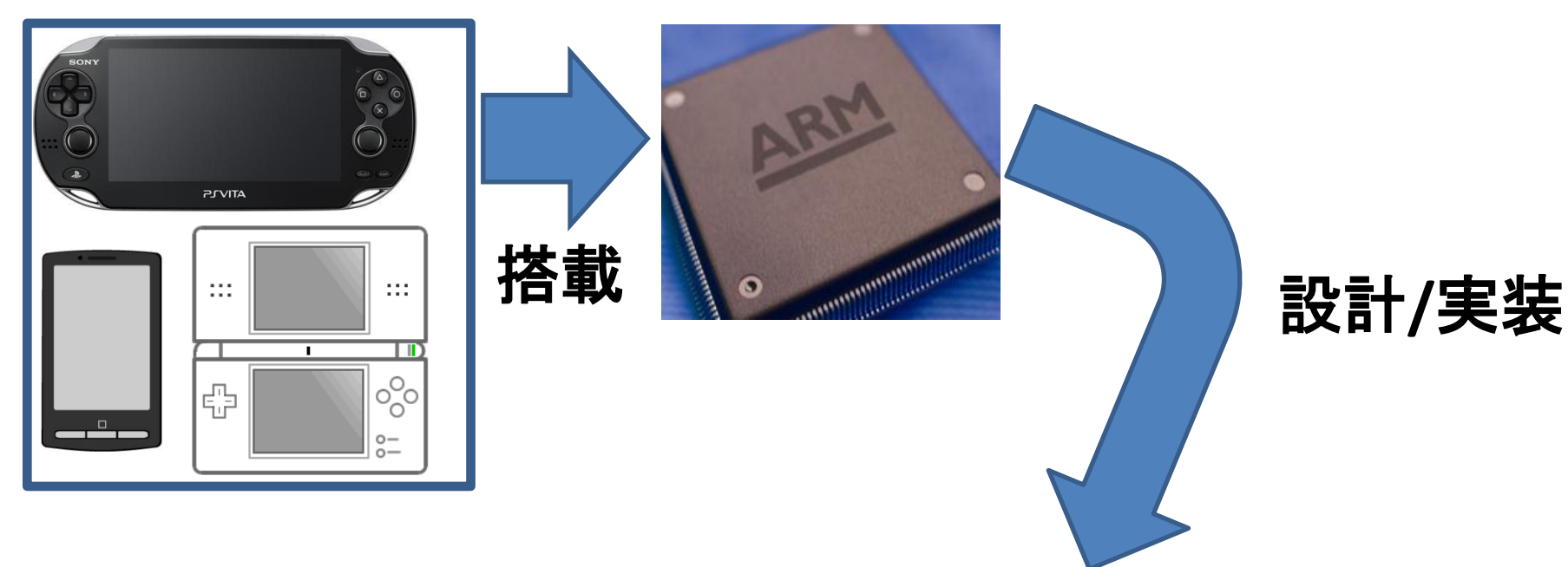
JavaによるHW設計

Java, HW両方で実行可能コードの生成



Ex. 大貧民のアルゴリズム (Java) をFPGAに実装

③ARMプロセッサの実装



アーキテクチャ開発高速化のための
ARMプロセッサを設計/実装